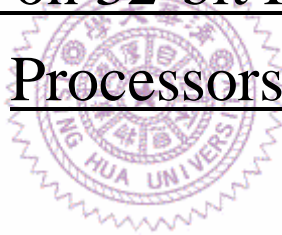


國立清華大學

碩士論文

32 位元處理器之定點數 MFCC 演算法  
的改進與探討

Improvement and Discussion of MFCC  
Algorithm on 32-bit Fixed-point  
Processors



系別 資訊系統與應用所(甲)

學號姓名 936701 陳奕宏 Yi-Hung Chen

指導教授 張智星博士 Jyh-Shing Roger Jang

中華民國九十五年六月